

Universidade Federal de Campina Grande Departamento de Sistemas e Computação Disciplina: *Organização* e *Arquitetura de Computadores I* Profa. *Joseana Macêdo Fechine Régis de Araújo*

Lista de Exercícios Nº 08

Observações:

- Implemente os exercícios utilizando o simulador SPIKE (RV32I);
- Comprove os resultados obtidos a partir dos resultados fornecidos pelo simulador.
- Execute o código abaixo passo a passo (Assembly de uma máquina RISC-V, 32 bits) e responda as questões a seguir.
 - a) Para cada instrução executada, complete a tabela informando o endereço de memória onde essa será armazenada (incluindo o valor do target), a operação realizada e o conteúdo dos registradores envolvidos após sua execução.
 - b) Substitua s11 s1, s1, s0 por s11 s1, s1 e informe o resultado final dos registradores envolvidos.
 - c) Apresente o código de máquina da instrução add s1, s1, s0.

Endereço de memória	Instrução	Operação realizada	Conteúdo dos registradores envolvidos
0x00000200	addi s0, zero, 2		
	addi s1, zero, 1		
	sll s1, s1, s0		
	bne s0, s1,		
	target		
	addi s1, s1, 1		
	sub s1, s1, s0		
target:	add s1, s1, s0		

 Execute o código abaixo passo a passo (Assembly de uma máquina RISC-V, 32 bits), informe qual a operação realizada e qual o conteúdo dos registradores s0 e s1 ao final da execução.

```
addi s1, zero, 0x0
addi s0, zero, 0x0
addi t0, zero, 0x5
for:
beq s0, t0, done
add s1, s1, s0
addi s0, s0, 0x1
j for
done:
```

- 3. Execute o código abaixo passo a passo (Assembly de uma máquina RISC-V, 32 bits) e responda as questões a seguir.
 - a) Forneça o código de máquina da instrução "1i s1, 0".
 - b) Forneça o código de máquina da instrução "beq s0, t0, pc + 16".
 - c) Informe o valor do Registrador pc (Contador de Programa) ao ser executada a instrução "j pc -0xc" e indique qual é a próxima instrução a ser executada após esta.

```
0x00000200 li s1, 0
li s0, 0
li t0, 5
beq s0, t0, pc + 16
add s1, s1, s0
addi s0, s0, 1
j pc - 0xc
```