



Universidade Federal de Campina Grande
Departamento de Sistemas e Computação
Disciplina: *Organização e Arquitetura de Computadores*
Prof.: *Joseana Macêdo Fchine Régis de Araújo*

Exercício Adicional 04 (Nível da Microarquitetura RISC-V)

1. A partir do diagrama abaixo (processador RISC-V LOAC), informe o valor dos sinais de controle necessários à execução das seguintes instruções:
 - a) add;
 - b) addi;
 - c) sw;
 - d) lw;
 - e) bne;
 - f) jal.

